W24CXX 并口编程软件说明

程序版本：V1.1.0.20916
增加功能：

1. 用户可以设置并口地址
2. 可以编辑Client区内容 （单击编辑后双击要编辑的字节）
3. 修改了Client区界面
4. 简体中文，英文双语界面
5. 针对铁电EEPROM可以取消页写入延时加快写入速度

注：并口地址若设置不正确可能导致计算机死机等发生（软件可以读写任意端口）

程序开发：林晓斌 (sonicss)
Email：sonicss@cnuninet.com 或 sos_lxb@sina.com

开发工具：Borland C++ Builder 6.0 Updata 1
WinDriver 5.05b

开发环境：Windows 2000 Profressional SP3
我的机器配置：Celeron 1.2G 128M Ram 笔记本
运行环境：Win98/NT/2K/XP

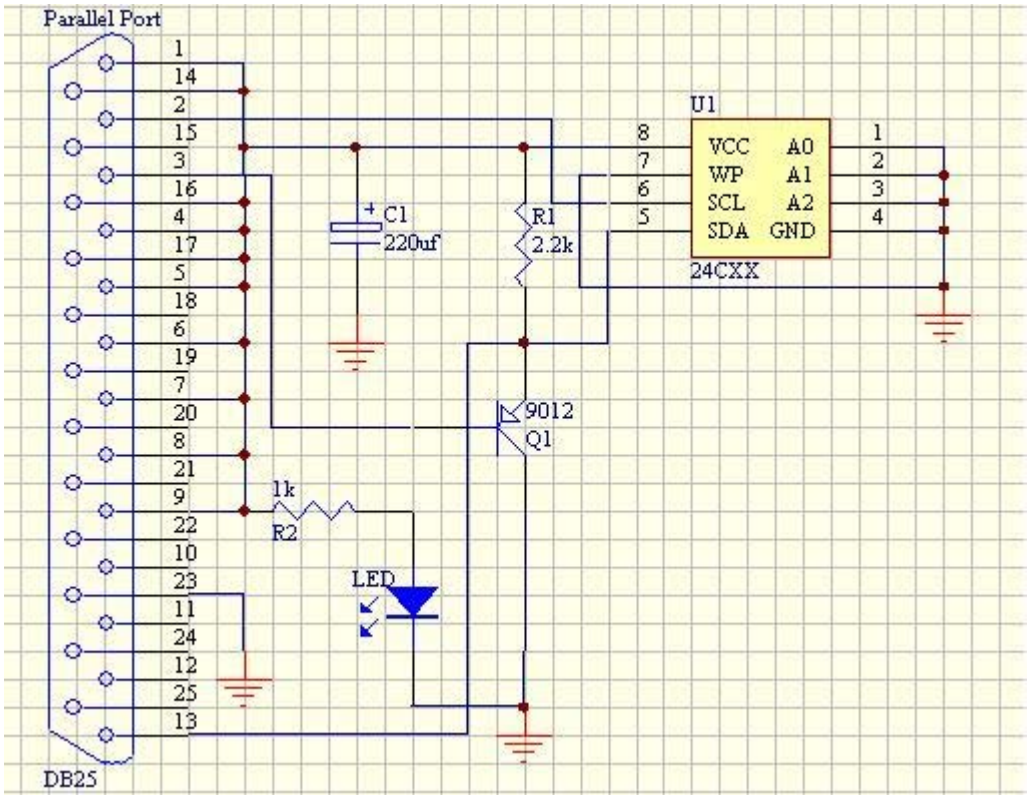
编写目的：

24系列I2C芯片使用非常广泛,网上也有个用并口读写24CXX的软件 － 24CXX.EXE,但他只能在DOS下运行,给使用带来了很多不便,所以写了这个软件,就叫做 **W24CXX.EXE** 吧。

功能：

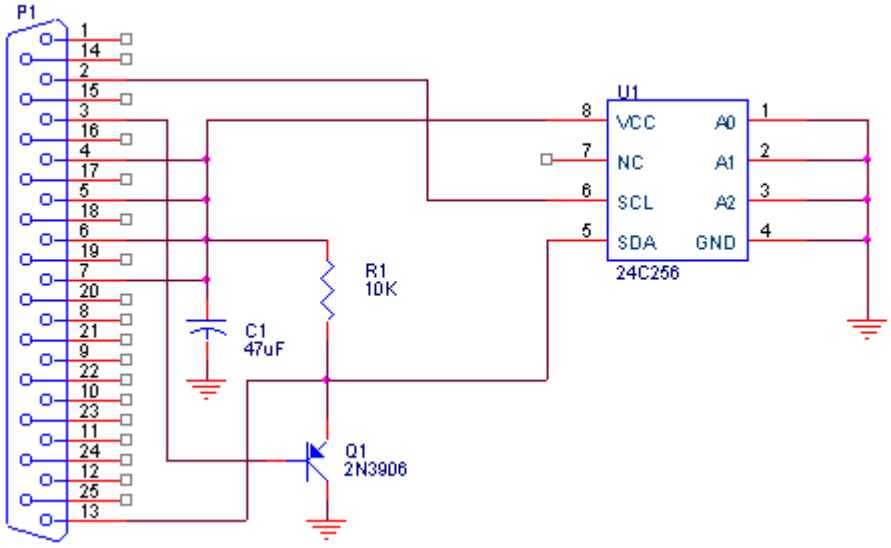
和那个DOS版的程序差不多，能够编写24C01 ～ 256系列的芯片。可以设置页写和块读的字节大小。(软件为按页方式读出数据和写入数据的）如果使用时发现不能正常读出或写入，请到器件—>设置中改变读写的字节数。详细内容请查看附录1。

电路图：



注：若读写成功率不高，请拿掉发光二极管。

原电路图：



注：如使用 DOS 版的 24CXX.EXE 请不要接 8，9 两脚

数据对比：

24CXX.EXE(我没有测试过，网上找的，带校验编程时间)

芯片型号	整片编程时间	平均每字节编程时间	备注
24C32	1 秒	244 微秒	
24C64	2 秒	244 微秒	

24C256	4 秒	122 微秒	

W24CXX.EXE 测试数据

测试机器 1：Celeron 1.2G 128MRAM（单位：秒）

Win2000 Profressional SP3 下测试

型号	读芯片	写芯片(无校验)	自动(带校验)
AT24C02	0.086	0.197	0.292
FM24C04	0.174	0.297	0.470
FM24C16	0.693	1.178	1.851
24C256	11.300	14.625	25.689

Windows98Se 下测试结果

型号	读芯片	写芯片(无校验)	自动(带校验)
AT24C02	0.037	0.066	0.163
FM24C04	0.074	0.083	0.243
FM24C16	0.295	0.340	0.971
24C256	4.818	5.637	11.631

测试机器 2：P41.6G 256MDDR RAM 测试结果

Win2000 Profressional SP2

型号	读芯片	写芯片(无校验)	自动(带校验)
AT24C02	0.072	0.181	0.229
FM24C04	0.145	0.267	0.412
FM24C16	0.582	1.072	1.654
24C256	9.468	13.111	22.594

速度比 **Boan** 的 24CXX.EXE 慢了很多，用示波器看了他发出的脉冲，延时竟然只有 4us，这在 Windows 下是不大可能实现的，照资料说，一个 PostMessage 就要执行 4us。(实际中测试 Win98 下可能时间不准)

备注：如果您使用中发现什么问题，请使用 Email 的方式与我联系。

附录 1：24CXX 页写字节数

型号	字节	型号	字节	型号	字节	型号	字节
24AA00	无	24AA02	8	24LC08B	16	24AA32A	32
24C00	无	24LC02	8	24AA16	16	24C32A	32
24LC00	无	24LC02B	8	24C16	16	24LC32A	32
24C01A	2	24C02SC	8	24C16B	16	24AA64	32
24C01C	16	24AA04	16	24LC16	16	24LC64	32
24AA01	8	24LC04	16	24LC16B	16	24AA128	64

24LC01	8	24LC04B	16	24AA32	64	24LC128	64
24LC01B	8	24C04A	8	24LC32	64	24AA256	64
24C01SC	8	24AA08	16	24C32	64	24LC256	64
24C02C	16	24LC08B	16	24FC32	64		

摘自《电子报》2001 年（上）24 系列串行 E2PROM 及其应用 －－ 成都 杨叶珍

2002 年 9 月 16 日