

PB375 硬件及芯片测试

1. 晶振及复位电路测试
 - a. 测试晶振是否起振
 - b. 测试复位电路 NOTEXTRESET 脚(56 脚)电平是否为高，高为正常工作
2. IC 芯片电源电压

测试 VDD33 电压应该为 3.3V（容许一定的偏差）

测试 VDD18 电压应该为 1.8V（容许一定的偏差最低可以是 1.35V）

测试 USB 座的电压是否为 5V
3. 工作状态测试

测试 workstate（42 脚）：若为低则表示进入工作状态，为高则有错误
4. 功能测试

将 TEST(44 脚)接地，插入 U 盘，重新上电。若正常工作则会在 U 盘中生成一个 BLUEFIVE.TXT 的文件。

若有问题则有可能是硬件或者芯片，注意引脚的虚焊。

软件调试注意：

1. SPI 调试时，每次程序重新开始前需要给 PB375A/PB375 重新上电或者复位
2. SPI 的时钟时序，低速版本的时钟时序必须为 110uS 周期以上，高速版本时序为 6uS 以上。

深圳蓝色飞舞科技
2009-7-18